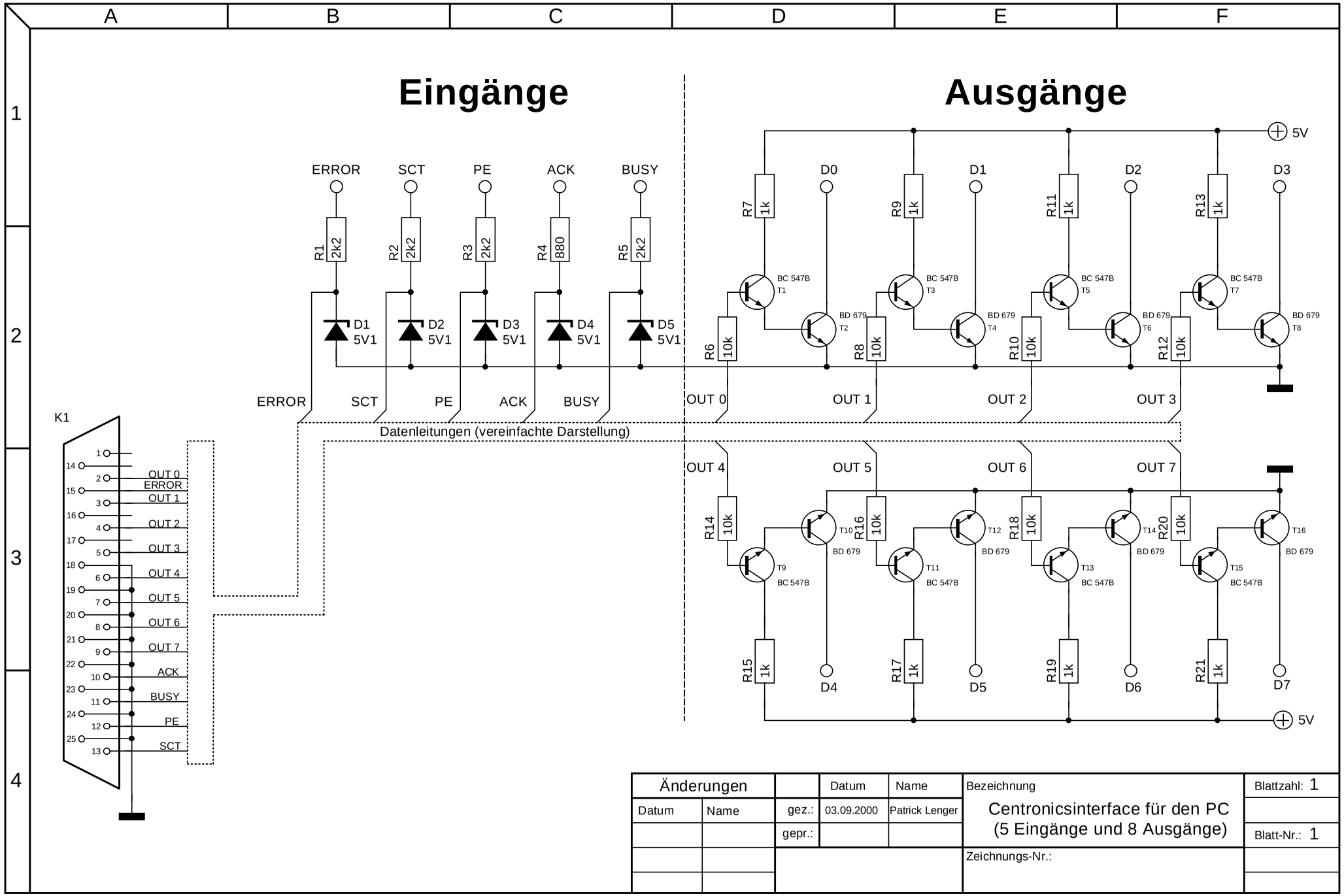
Eingänge
Ausgänge
ERROR
SCT
PE
ACK
BUSY
R1 2k2
R2 2k2
R3 2k2
R4 880
R5 2k2
D1 5V1
D2 5V1
D3 5V1
D4 5V1
D5 5V1
5V
D0
D1
D2
D3
R7 1k
R9 1k
R11 1k
R13 1k
BC 547B T1
BC 547B T3
BC 547B T5
BC 547B T7
BD 679 T2
BD 679 T4
BD 679 T6
BD 679 T8
R6 10k
R8 10k
R10 10k
R12 10k
OUT 0
OUT 1
OUT 2
OUT 3
Datenleitungen (vereinfachte Darstellung)
OUT 4
OUT 5
OUT 6
OUT 7
R14 10k
R16 10k
R18 10k
R20 10k
T9 BC 547B
T10 BD 679
T11 BC 547B
T12 BD 679
T13 BC 547B
T14 BD 679
T15 BC 547B
T16 BD 679
R15 1k
R17 1k
R19 1k
R21 1k
D4
D5
D6
D7
K1
OUT 0
ERROR
OUT 1
OUT 2
OUT 3
OUT 4
OUT 5
OUT 6
OUT 7
ACK
BUSY
PE
SCT
Änderungen
Datum
Name
gez.:
gepr.:
03.09.2000
Patrick Lenger
Bezeichnung
Centronicsinterface für den PC
(5 Eingänge und 8 Ausgänge)
Blattzahl: 1
Blatt-Nr.: 1
Zeichnungs-Nr.: